WEST

Generate Collection

Print

L5: Entry 1 of 2

File: JPAB

Jul 25, 1989

PUB-NO: JP401185918A

DOCUMENT-IDENTIFIER: JP 01185918 A

TITLE: APPARATUS FOR INTRODUCTION OF IMPURITY INTO SEMICONDUCTOR SUBSTRATE

PUBN-DATE: July 25, 1989

INVENTOR-INFORMATION:

NAME

COUNTRY

NAGANO, MEGUMI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

FUJI ELECTRIC CO LTD

APPL-NO: JP63011188

APPL-DATE: January 21, 1988

ABSTRACT:

PURPOSE: To apply the title apparatus to a case of a metal element whose gaseous impurity is difficult to obtain by a method wherein a target of the metal element is installed inside a plasma doping apparatus and a plasma is generated in an impurity atmosphere containing the metal element driven out by a sputtering operation.

CONSTITUTION: Aluminum is used for a target 4; while a vacuum evacuation operation is being executed from an evacuation pipe 7 by using an evacuation system 71, argon gas from a bomb 81 is introduced from a gas introduction port 8 as a gas for glow discharge use; a vacuum inside a container is kept. A voltage is impressed across electrodes 21, 22 by using a power supply 3; a glow discharge is actuated; generated Ar+ is collided with the target on which the voltage has been impressed by using a power supply 31; an Al atom is driven out. The driven-out Al atom is implanted into the inside from the surface of a silicon substrate 5 by means of energy impressed inside a plasma between the counter electrodes 21, 22. By this setup, this apparatus can be applied to a case of a metal element whose gaseous impurity is difficult to obtain.

COPYRIGHT: (C) 1989, JPO&Japio

```
ANSWER 1 OF 2 INPADOC COPYRIGHT 2002 EPO
LEVEL 1
AN 54024981 INPADOC
     APPARATUS FOR INTRODUCTION OF IMPURITY INTO SEMICONDUCTOR SUBSTRATE
T :
     NAGANO MEGUMI
IN
    NAGANC MEGUMI
INS
    FUJI ELECTRIC CO LTD
FUJI ELECTRIC CO LTD
PA
FAS
DT
     Patent
    JPA2 DOCUMENT LAID OPEN TO PUBLIC INSPECTION
FIT
     JP 1988-11188
F.I
                          A2 19890725
                          A 19880121
ΑI
                         A 19880121
     JP 1988-11188
FRAI
03DW 89-253609
OSJP 130474E000012
    (4) H01L021-265
ICM
     (4) H01L021-22
ICS
L2
    ANSWER 2 OF 2 WPIX COPYRIGHT 2002 DERWENT INFORMATION LTD
     1989-253609 [35] WPIX
ΑN
     Impurity doping appts, for semiconductor element mfr. - has mechanism for
     sputtering metal elements from impurity source target NoAbstract Dwg 1/3.
DiC
     L03 U11
₽A
     (FJIE: FUJI ELECTRIC MFG CO LTD
CYC
    JP 01185913 A 19890725 (198935)*
ΡI
                                              17p
                                                                    <--
ADT JP 01185918 A JP 1988-11188 19880121
PFAI JF 1988-11188 19880121
    H01L021-26
F.5
     CPI EPI
FΑ
    NOAB; GI
     CPI: L04-C02B; L04-D02
ΜŒ
     EPI: U11-C02
```

⑲ 日本国特許庁(JP)

⑩特許出願公開

⑫ 公 開 特 許 公 報 (A) 平1-185918

(5) Int Cl. 4

識別記号

庁内整理番号

❸公開 平成1年(1989)7月25日

H 01 L 21/265

F - 7738 - 5F E - 7738 - 5F

審査請求 未請求 請求項の数 1 (全4頁)

❷発明の名称

半導体基体への不純物導入装置

②特 願 昭63-11188

②出 願 昭63(1988)1月21日

砂発 明 者 長

神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会 社内

②出 顋 人 富士電機株式会社

野

神奈川県川崎市川崎区田辺新田1番1号

少代理 人 弁理士 山口 巌

明 桜 書

1. 発明の名称 半導体基体への不純物導入装置 2. 特許請求の範囲

1) グロー放電用ガスの導入口および排気口を有する真空容器内に一方が基体支持体を兼ねるグロー放電用対向電極および導入すべき不純物としての金属元素からなるスパッタリング用ターゲットが配置され、対向電極に接続される電源およびターゲットから金属元素をたたき出す手段を備えたことを特徴とする半導体基体への不純物導入装置。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、半導体装置の基体中に所定の導電形 および不純物濃度を有する領域を形成するための 半導体基体への不純物導入装置に関する。

〔従来の技術〕

半導体素子の製造のために、半導体結晶中に p 形あるいは n 形で不純物濃度が所定の値をもつ領域を形成するために不純物を導入 (ドーピング) するのは半導体工学の基幹技術である。その中で 最も広く用いられているのが拡散法であって、基体要固に不純物を含む固体を接触させて加熱する 固相拡散法や不純物を含む気体を接触させて加熱 する気相拡散法が知られている。これに対し、イ オン 源で発生する不純物イオンを高電界で加速 その運動エネルギを利用して機械的に半導体基体 内に不純物導入するイオン注入法が導入されるの で最近多く用いられるようになってきている。

【発明が解決しようとする問題系】

拡散法においては、固相拡散法、気相拡散法ののいずれにしても半導体を固て内均一性が必ずのである。また製作工程が繁雑であるとは、設備が複雑でメンテナンスが容易でないは、の欠点がある。これに対してイオン注入法理のクターを体をの関内均一性がすぐれ、しかも極度のおよるなどとのを表した不能物の活性化のために拡散をある。注入した不能物の活性化のために拡大を関である。注入した不能物の活性化のために拡大を関係に直接外便工程が必要であるなどの思

醒点がある。そこでイオン注入法の欠点を解決す るために提案されたのが、導入すべき不能物ガス を含んだアルゴンガスなどの減圧雰囲気中で直流 グロー放電によりプラズマを発生させて不純物を 半選体基体中に選入するアラズマドーピング方法 である。この方法の特長は、東面濃度で約10**原 子/目の高速度の不掩物ドーピングが200 での低 温でも可能なことで、しかもその装置は極めて単 純な構造である。また、ドーピング時のエネルギ も小さいため半導体基体変質の結晶欠陥の発生も 少ない。この方法は、イオン注入法とは異なり、 導入した不純物の進度が半導体基体表面で最も高 く、深さ方向に不純物遺皮が減少する遺皮プロフ ァイルを示し、その深さも約 0.1 畑と極めて残い。 そのため強い接合や強いオーム性接触層の形成に 通している。深い接合も適切な熱処理条件によっ て得られる。

このアラズマドーピング法は、グロー放電現象 を利用しており、ドーピング不純物は、気体として選入する必要がある。したがって、現在のブラ

圧により、容器内に導入されるグロー放電用のガスのイオンをターゲットに衝突させるか、あるいはイオン説より発射されたイオンを衝突させて無発させ、対向電極間に発生するプラズマのエネルギにより電極上の基体内に導入する。

(客游例)

第1図は本発明の一実施例を示し、真空容器1には容器外の直流電源3に接続された電極間距離70mの対向電極21、22のほかにドーピング不純物金属元素からなるターゲット4が収容を接地されている。ターゲット4は正極側が電極21と共に接地されている。電極21は、電源31の負極側に、電源21上に取る。電極21は、電源32に接続されるピータ6を表別の直流電源31の負極側に、電源21上に取る。電極21は、電源32に接続されるピータ6を表別は数値7、がス圧力と流量の調整回路82を介しており、また内部の圧力測定のためのの真空計11を備えている。この装置のターゲット4により真空探気でいる。この装置のターゲット4により真空探気でいる。

ズマドーピング装置でドーピングできる不能物は、 半導体拡散用材料ガスとして実用化されているも のに限られるという欠点があった。

本発明の目的は、このプラズマドーピング法の特長を生かすと共に、上述の欠点を除去して不能物がガス状で得ることが困難な任意の金属元素の場合にも容易に適用できる半導体基体への不能物導入装置を提供することにある。

上述の目的を連するために、本発明の不純物導入・製置は、グロー放電用がスの導入口および排策口を有する真空容器内に一方が基体支持体を兼ねるグロー放電用対向電極および導入すべき不純物としての金属元素からなるスパッタリング用ターゲットが配置され、対向電極に接続される電源およびターゲットから金属元素をたたき出す手段とを増えたものとする。

(作用)

ターゲットの金属元素を、例えばターゲットと 対向電極の一方との間に接続される電源による電

しながらグロー放電用ガスとしてガス導入口 8 よりポンペ81からのアルゴンガスを導入し、容器内の真空度を 4 forrに保つ。電源 3 により電極 21,22間に 900 V の電圧を印加してグロー放電を発生させると共に、生じた Ar・を電源 31により - 1000 V の電圧が印加されたターゲット 4 に衝突させ、 M 原子をたたき出す。たたき出された M 原子をは対向電極 21,22間のプラズマ中で与えられるエネルギによりシリコン基板 5 の要面から内部へ侵入する。第 2 図はシリコン基板 5 に侵入した不能物の濃度分布をイオン・マイクロアナライザを用いて 測定した結果を示す。

第3図は本発明の別の実施例を示し、この場合は対向電極のグロー放電により生じたAr・を利用しないで、イオン鉄9から射出されるAr・を用いてスペッタリングを行う。イオン鉄9にはArがスポンペ91が連結され、イオン鉄用電源92に接続されていてMターゲット4に向けられている。後って第1図のスペッタリング直流電源31は用いられず、ターゲット4は接地されている。裏字容器内

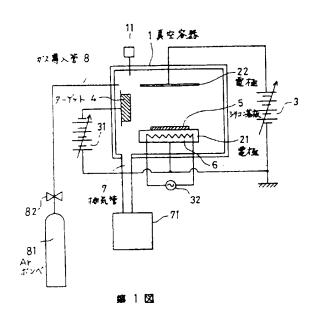
の対向電極21、22の電極間距離、印加電圧、容器内圧力は上述の実施例での作業条件と同じであり、電源92により 900 V の電圧を印加してイオン銃 9 より Ar ・を発射して从のスパッタリングを行い、プラズマドーピングを実施した。シリコン基板 5 に享入された从の適度分布は第 2 図と同様であった。

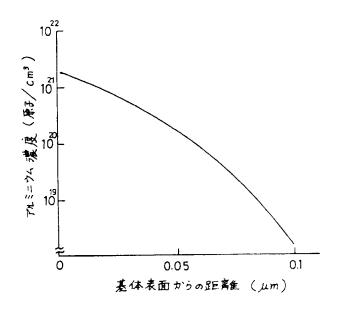
(発明の効果)

4. 図面の簡単な説明

第1回は本発明の一実施例の不能物理入装置の 構成を示す断面図、第2回は第1回の装置を用い てMを導入した場合の適度分布図、第3回は本発 明の別の実施例の装置の構成を示す断面図である。 1:真空容器、21、22:対向電極、4:ターゲット、5:シリコン基板、7:排気管、8:ガス 導入管、81、91:Arボンベ、9:イオン銃。

代本人并理士 山 口 . 最 . . .





第 2 図

